

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Наливайко Антон Юльевич
Должность: проректор по научной работе
Дата подписания: 31.10.2023 16:58:54
Уникальный идентификатор:
1a3df673e07fcd54440aeced8bb7e29f4817bf0a

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ**

**Федеральное государственное автономное образовательное учреждение
высшего образования
«МОСКОВСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»**

УТВЕРЖДАЮ



Декан
факультета машиностроения

/Е.В. Сафонов/

«01» сентября 2021 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

**«Элементы и устройства вычислительной техники и систем
управления»**

Направление подготовки
27.06.01 «Управление в технических системах»

Образовательная программа (профиль подготовки)
«Элементы и устройства вычислительной техники и систем управления»

Квалификация (степень) выпускника
Исследователь. Преподаватель-исследователь

Форма обучения
Очная

Москва 2021 г.

Программа дисциплины «**Элементы и устройства вычислительной техники и систем управления**» составлена в соответствии с требованиями ФГОС ВО и учебным планом по направлению **27.06.01«Управление в технических системах»** и профилю подготовки «**Элементы и устройства вычислительной техники и систем управления**».

Программу составил:

к.т.н., доцент  К.А. Палагута;

Программа дисциплины «**Элементы и устройства вычислительной техники и систем управления**» составлена в соответствии с требованиями ФГОС ВО и учебным планом по направлению **27.06.01«Управление в технических системах»** и профилю подготовки «**Элементы и устройства вычислительной техники и систем управления**» и утверждена на заседании кафедры «Автоматика и управление»


« 28 » 8 2019 г. протокол № 11

Зав. каф. «Автоматика и управление»



/А.В. Кузнецов/

Программа согласована с руководителем образовательной программы по направлению подготовки **27.06.01«Управление в технических системах»** профиль подготовки «**Элементы и устройства вычислительной техники и систем управления**».

 / А.В. Кузнецов /
« 28 » 8 2019 г.

Программа утверждена на заседании учебно-методической комиссии факультета Машиностроения

Председатель комиссии



/ А.Н. Васильев/

« 14 » 09 2019 г. Протокол: № 4-19

1. Цели освоения дисциплины.

К **основным целям** освоения дисциплины «Элементы и устройства вычислительной техники и систем управления» следует отнести:

– формирование знаний о принципах построения микропроцессорных систем управления (МПСУ), их структуре, составе, работе отдельных блоков микроконтроллеров;

– подготовка студентов к деятельности в соответствии с квалификационной характеристикой аспиранта по направлению, в том числе формирование умений по анализу и разработке эффективных микропроцессорных систем.

К **основным задачам** освоения дисциплины «Элементы и устройства вычислительной техники и систем управления» следует отнести:

– овладение теоретическими и практическими методами анализа и разработки микропроцессорных систем.

2. Место дисциплины в структуре ООП аспирантуры.

Дисциплина «Элементы и устройства вычислительной техники и систем управления» относится к числу профессиональных учебных дисциплин вариативной части базового цикла (Б1) основной образовательной программы аспирантуры.

Дисциплина «Элементы и устройства вычислительной техники и систем управления» взаимосвязана логически и содержательно-методически со следующими дисциплинами и практиками ООП:

- Стандартизация и обеспечение качества научно-производственной деятельности;
- Построение систем управления на базе средств вычислительной техники.

3. Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенные с планируемыми результатами освоения образовательной программы.

В результате освоения дисциплины (модуля) у обучающихся формируются следующие компетенции и должны быть достигнуты следующие результаты обучения как этап формирования соответствующих компетенций:

Код компетенции	В результате освоения образовательной программы обучающийся должен обладать	Перечень планируемых результатов обучения по дисциплине
ПК-1	способностью к разработке научных основ создания и исследования общих свойств и принципов функционирования элементов, схем и устройств вычислительной техники и систем управления	<p>знать:</p> <ul style="list-style-type: none"> -основы организации эффективной работы и самоорганизации; -принципы построения микропроцессорных систем управления. <p>уметь:</p> <ul style="list-style-type: none"> -использовать принципы эффективной работы и самоорганизации; -выбирать наиболее эффективные варианты микропроцессорных систем управления для решения конкретной задачи. <p>владеть:</p> <ul style="list-style-type: none"> -методами самоорганизации и самообразования; -методами анализа и разработки микропроцессорных систем управления.

4. Структура и содержание дисциплины.

Общая трудоемкость дисциплины составляет **3** зачетные единицы, т.е. **108** академических часа (из них 84 часа – самостоятельная работа студентов).

В пятом семестре выделяется **3** зачетные единицы, т.е. **108** академических часа (из них 84 часа – самостоятельная работа студентов). Аудиторная работа – 24 часа, из них 12 часов – лекции, 12 часов – практические занятия.

Структура и содержание дисциплины «Микропроцессорные системы» по срокам и видам работы отражены в приложении.

Содержание разделов дисциплины

Тема 1. Этапы проектирования микропроцессорной системы управления (МПСУ)

Концептуальный, алгоритмический и программный уровни проектирования. Блок-схема концептуального уровня МПСУ циклического действия и работающей в режиме прерываний. Соотношение между количеством блоков концептуального и алгоритмического уровней, а также количество команд ассемблера, необходимых для реализации одного блока алгоритмического уровня. Привязка уровней к конкретному микропроцессору.

Тема 2. Система команд микропроцессора MC68HC908GP32

Общие сведения об ассемблере. Сегментация памяти, формирование физического адреса. Варианты формата команд на примере команд пересылки. Поля d и w первого байта команды. Назначение и структура постбайта, поля mod, reg, r/m; формирование эффективного адреса памяти. Возможность использования смещения. Методы адресации: - непосредственная; - прямая; - регистровая; - косвенно-регистровая. Базовая, индексная и базово-индексная адресации. Команды пересылки с разными методами адресации; арифметические команды; цепочечные команды.

Тема 3. Сопряжение микроЭВМ с клавиатурой, датчиками и индикаторами. Сохранение данных при сбое питания

Подключение клавиатуры к микропроцессору через параллельный порт. Опрос состояния клавиш с помощью сигнала бегущего нуля. Особенности схемотехники клавиш. Опрос клавиатуры и управление стрелочными индикаторами с использованием одной и той же группы параллельных портов. Схема опроса клавиатуры и группы дискретных датчиков на основе одной группы параллельных портов с разделением во времени. Подключение клавиатуры к системной магистрали через шинные формирователи. Сигналы управления, предусмотренные для сохранения данных при сбое питания, требования к емкости конденсаторов блока питания. Схема ОЗУ с резервным питанием; особенности подключения к схеме линии управления DCLO.

Тема 4. Арбитры, реализующие гибкое обслуживание запросов. Способы выделения источника запроса

Необходимость изменения структуры приоритетов при определенных условиях функционирования МПСУ. Вариант циклической схемы приоритетов, реализованный в интерфейсных БИС. Детерминированный и вероятностный арбитры с изменяемой структурой приоритетов. Схема детерминированного арбитра, элементарный арбитр, управляющее слово, примеры функционирования схемы. Схемы вероятностного арбитра. Задачи выделения источника запроса на магистралях с разной структурной организацией. Радиальная, цепочечная и смешанная структуры. Цепочечная структура. Программный последовательный опрос, реализация, достоинства и недостатки. Цепочечная структура. Аппаратный последовательный опрос. Схема, принцип действия, варианты изменения структуры приоритетов, достоинства и недостатки.

Тема 5. Микроконтроллеры

Определение и структура микроконтроллера, 8-, 16- и 32-разрядные микроконтроллеры. Принстонская и Гарвардская архитектура, RISC и CISC процессоры. Семейства и производители 8-разрядных микроконтроллеров: - MCS-8051 (компании Dallas Semiconductor, Philips и др.); - PicMicro компании Microchip; -

AT Mega компании Atmel; - AVR компании Atmel; - 68HC05/705, 68HC08/908, 68HC11/711 компании Motorola. Микроконтроллеры семейства 68HC08/908. Общая структура и номенклатура. Микроконтроллер 68HC908PG32, его структура и характеристики. Процессорный модуль CPU 08, регистровая модель, способы адресации; команды пересылки, арифметических и логических операций, сдвигов, байтовых операций и установки признаков, управления программой и процессором. Начальный запуск и обработка прерываний, реализация прерываний, модель управления внешним прерыванием. Режимы работы микроконтроллера: - рабочий режим; - режим ожидания; - режим останова; - режим отладки. Организация и программирование памяти. Распределение адресного пространства, стирание и программирование Flash-памяти. Параллельные порты ввода-вывода данных. Модуль асинхронного последовательного интерфейса SCI08. Таймерные модули (TIM08, TBM08). Модуль аналого-цифрового преобразования ADC08. Другие служебные и периферийные модули (сторожевой таймер COP08, модуль обслуживания клавиатуры KBI08, модуль контроля напряжения питания LVI08, модуль прерывания в контрольной точке BREAK08). Использование микроконтроллеров для управления электродвигателями. Коммуникационные микроконтроллеры.

Тема 6. Методы расширения адресного пространства

Метод окна. Основная идея, схема реализации и ее работа, достоинства и недостатки. Метод базовых регистров. Основная идея, соотношения между областями адресных пространств, схема системы, использующей этот метод; ее работа, достоинства и недостатки. Метод банков. Основная идея, схемная реализация, достоинства и недостатки. Метод виртуальной памяти. Основы метода, схемная реализация ядра виртуальной памяти, назначение АЗУ, ОЗУ1, ОЗУ2, регистра адреса. Поле признаков АЗУ. Работа схемы при наличии нужной страницы в ОЗУ1. Работа схемы по поиску и включению в ОЗУ1 отсутствующей страницы вместо одной из имеющихся. Ресурсы памяти для реализации метода. Особенности метода.

Тематика практических занятий

Тема 5. Микроконтроллеры

Практическое занятие №1. «Изучение лабораторного макета LabKit08 и интегрированной среды программирования ICS08GPGTZ». – 2 часа.

Оснащение: Лабораторный макет LabKit08 для изучения микроконтроллера MC68HC908GP32.

Практическое занятие №2. «Микроконтроллер MC68HC908GP32: регистровая структура, способы адресации, команды пересылки». – 2 часа.

Оснащение: Лабораторный макет LabKit08 для изучения микроконтроллера MC68HC908GP32.

Практическое занятие №3. «Микроконтроллер МС68НС908GP32: команды обработки данных». – 2 часа.

Оснащение: Лабораторный макет LabKit08 для изучения микроконтроллера МС68НС908GP32.

Практическое занятие №4. «Микроконтроллер МС68НС908GP32: команды управления программой». – 2 часа.

Оснащение: Лабораторный макет LabKit08 для изучения микроконтроллера МС68НС908GP32.

Практическое занятие №5. «Микроконтроллер МС68НС908GP32: программирование на языке Ассемблера». – 2 часа.

Оснащение: Лабораторный макет LabKit08 для изучения микроконтроллера МС68НС908GP32.

Практическое занятие №6. «Микроконтроллер МС68НС908GP32: программирование на языке Ассемблера». Итоговая работа. – 2 часа.

Оснащение: Лабораторный макет LabKit08 для изучения микроконтроллера МС68НС908GP32.

5. Образовательные технологии.

Методика преподавания дисциплины «Элементы и устройства вычислительной техники и систем управления» и реализация компетентного подхода в изложении и восприятии материала предусматривает использование следующих активных и интерактивных форм проведения групповых, индивидуальных, аудиторных занятий в сочетании с внеаудиторной работой с целью формирования и развития профессиональных навыков обучающихся:

- подготовка к выполнению лабораторных работ в лабораториях вуза;
- защита выполненных лабораторных работ;
- выполнение контрольных работ;
- выполнение курсовых работ.

Удельный вес занятий, проводимых в интерактивных формах, определен главной целью образовательной программы, особенностью контингента обучающихся и содержанием дисциплины «Элементы и устройства вычислительной техники и систем управления» и в целом по дисциплине составляет менее 50% аудиторных занятий. Занятия лекционного типа составляют 25% от объема аудиторных занятий.

6. Оценочные средства для текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины и учебно-методическое обеспечение самостоятельной работы студентов.

В процессе обучения используются следующие оценочные формы самостоятельной работы студентов, оценочные средства текущего контроля успеваемости и промежуточных аттестаций:

- подготовка к выполнению практических работ по ассемблеру микроконтроллера MC68HC908GP32;

Оценочные средства текущего контроля успеваемости включают варианты контрольных работ и задания для защиты лабораторных работ, а также темы курсовых работ.

Образцы вариантов контрольных работ, заданий для защиты лабораторных работ и тем курсовых работ приведены в приложении.

6.1. Фонд оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине (модулю).

6.1.1. Перечень компетенций с указанием этапов их формирования в процессе освоения образовательной программы.

В результате освоения дисциплины (модуля) формируются следующие компетенции:

Код компетенции	В результате освоения образовательной программы обучающийся должен обладать
ПК-1	способностью к разработке научных основ создания и исследования общих свойств и принципов функционирования элементов, схем и устройств вычислительной техники и систем управления

В процессе освоения образовательной программы данные компетенции, в том числе их отдельные компоненты, формируются поэтапно в ходе освоения обучающимися дисциплин (модулей), практик в соответствии с учебным планом и календарным графиком учебного процесса.

6.1.2. Описание показателей и критериев оценивания компетенций, формируемых по итогам освоения дисциплины (модуля), описание шкал оценивания

Показателем оценивания компетенций на различных этапах их формирования является достижение обучающимися планируемых результатов обучения по дисциплине (модулю).

ПК-1 - способностью к разработке научных основ создания и исследования общих свойств и принципов функционирования элементов, схем и устройств вычислительной техники и систем управления

Показатель	Критерии оценивания			
	2	3	4	5
знать: принципы построения микропроцессорных систем управления	Обучающийся демонстрирует полное отсутствие или недостаточное соответствие следующих знаний: принципы построения микропроцессорных систем управления	Обучающийся демонстрирует неполное соответствие следующих знаний: принципы построения микропроцессорных систем управления. Допускаются значительные ошибки, проявляется недостаточность знаний, по ряду показателей, обучающийся испытывает значительные затруднения при оперировании знаниями при их переносе на новые ситуации.	Обучающийся демонстрирует частичное соответствие следующих знаний: принципы построения микропроцессорных систем управления, но допускаются незначительные ошибки, неточности, затруднения при аналитических операциях.	Обучающийся демонстрирует полное соответствие следующих знаний: принципы построения микропроцессорных систем управления, свободно оперирует приобретенными знаниями.
уметь: выбирать наиболее эффективные варианты микропроцессорных систем управления для решения конкретной задачи	Обучающийся не умеет или в недостаточной степени умеет выбирать наиболее эффективные варианты микропроцессорных систем управления для решения конкретной задачи	Обучающийся демонстрирует неполное соответствие следующих умений: выбирать наиболее эффективные варианты микропроцессорных систем управления для решения конкретной задачи. Допускаются значительные ошибки, проявляется недостаточность умений, по ряду показателей, обучающийся испытывает значительные затруднения при оперировании умениями при их переносе на новые ситуации.	Обучающийся демонстрирует частичное соответствие следующих умений: выбирать наиболее эффективные варианты микропроцессорных систем управления для решения конкретной задачи. Умения освоены, но допускаются незначительные ошибки, неточности, затруднения при аналитических операциях, переносе умений на новые, нестандартные ситуации.	Обучающийся демонстрирует полное соответствие следующих умений: выбирать наиболее эффективные варианты микропроцессорных систем управления для решения конкретной задачи. Свободно оперирует приобретенными умениями, применяет их в ситуациях повышенной сложности.
владеть: методами анализа и разработки микропроцессорных систем управления	Обучающийся не владеет или в недостаточной степени владеет методами анализа и разработки микропроцессорных систем управления	Обучающийся владеет методами анализа и разработки микропроцессорных систем управления в неполном объеме, допускаются значительные ошибки, проявляется	Обучающийся частично владеет методами анализа и разработки микропроцессорных систем управления, навыки освоены, но допускаются незначительные	Обучающийся в полном объеме владеет методами анализа и разработки микропроцессорных систем

		недостаточность владения навыками по ряду показателей, Обучающийся испытывает значительные затруднения при применении навыков в новых ситуациях.	ошибки, неточности, затруднения при аналитических операциях, переносе умений на новые, нестандартные ситуации.	управления, свободно применяет полученные навыки в ситуациях повышенной сложности.
--	--	--	--	--

Шкалы оценивания результатов промежуточной аттестации и их описание:

Форма промежуточной аттестации: экзамен.

Промежуточная аттестация обучающихся в форме экзамена проводится по результатам выполнения всех видов учебной работы, предусмотренных учебным планом по данной дисциплине (модулю), при этом учитываются результаты текущего контроля успеваемости в течение семестра. Оценка степени достижения обучающимися планируемых результатов обучения по дисциплине (модулю) проводится преподавателем, ведущим занятия по дисциплине (модулю) методом экспертной оценки. По итогам промежуточной аттестации по дисциплине (модулю) выставляется оценка «отлично», «хорошо», «удовлетворительно» или «неудовлетворительно».

К промежуточной аттестации допускаются только студенты, выполнившие все виды учебной работы, предусмотренные рабочей программой по дисциплине «Элементы и устройства вычислительной техники и систем управления» (указывается что именно – прошли промежуточный контроль, выполнили контрольные и лабораторные работы, выступили с докладом и т.д.)

Шкала оценивания	Описание
<i>Отлично</i>	<i>Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует соответствие знаний, умений, навыков приведенным в таблицах показателям, оперирует приобретенными знаниями, умениями, навыками, применяет их в ситуациях повышенной сложности. При этом могут быть допущены незначительные ошибки, неточности, затруднения при аналитических операциях, переносе знаний и умений на новые, нестандартные ситуации.</i>
<i>Хорошо</i>	<i>Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует неполное, правильное соответствие знаний, умений, навыков</i>

	<i>приведенным в таблицах показателей, либо если при этом были допущены 2-3 несущественные ошибки.</i>
<i>Удовлетворительно</i>	<i>Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует соответствие знаний, в котором освещена основная, наиболее важная часть материала, но при этом допущена одна значительная ошибка или неточность.</i>
<i>Неудовлетворительно</i>	<i>Не выполнен один или более видов учебной работы, предусмотренных учебным планом. Студент демонстрирует неполное соответствие знаний, умений, навыков приведенным в таблицах показателям, допускаются значительные ошибки, проявляется отсутствие знаний, умений, навыков по ряду показателей, студент испытывает значительные затруднения при оперировании знаниями и умениями при их переносе на новые ситуации.</i>

Фонды оценочных средств представлены в приложении 1 к рабочей программе.

7. Учебно-методическое и информационное обеспечение дисциплины.

а) основная литература:

1. Палагута К.А. Микропроцессорные системы управления транспортных средств :учебное пособие для вузов. - М.: МГИУ, 2009

б) дополнительная литература:

2. Гуров В. В. Архитектура микропроцессоров: учебное пособие. - Интернет-Университет Информационных Технологий • 2010 год • 272 страницы
www.knigafund.ru

в) программное обеспечение:

1. Интегрированная среда программирования ICS08GPGTZ.

8. Материально-техническое обеспечение дисциплины.

- Специализированная учебная лаборатория кафедры «Автоматика и управление» АВ2610, оснащенная учебными микроЭВМ УМПК-86 для изучения микропроцессора К1810ВМ86 с методическими материалами по дисциплине «Элементы и устройства вычислительной техники и систем управления».

- Специализированная учебная лаборатория кафедры «Автоматика и управление» АВ2614, оснащенная лабораторными макетами LabKit08 для изучения

микроконтроллера MC68HC908GP32 с методическими материалами по дисциплине «Элементы и устройства вычислительной техники и систем управления».

Программа составлена в соответствии с требованиями ФГОС 3+ и учебным планом по направлению **27.06.01«Управление в технических системах»**, образовательная программа «**Элементы и устройства вычислительной техники и систем управления**».

9. Методические рекомендации для самостоятельной работы студентов

Самостоятельная работа студентов направлена на решение следующих задач:

Самостоятельная работа является одним из видов учебных занятий. Цель самостоятельной работы – практическое усвоение студентами вопросов автоматизации управления жизненным циклом изделия, рассматриваемых в процессе изучения дисциплины.

Аудиторная самостоятельная работа по дисциплине выполняется на учебных занятиях под непосредственным руководством преподавателя и по его заданию.

Внеаудиторная самостоятельная работа выполняется студентом по заданию преподавателя, но без его непосредственного участия.

Задачи самостоятельной работы студента:

- развитие навыков самостоятельной учебной работы;
- освоение содержания дисциплины;
- углубление содержания и осознание основных понятий дисциплины;
- использование материала, собранного и полученного в ходе самостоятельных занятий для эффективной подготовки к зачету.

Виды внеаудиторной самостоятельной работы:

- самостоятельное изучение отдельных тем дисциплины;
- подготовка к лекционным занятиям;
- подготовка к семинарам и практическим занятиям;

Для выполнения любого вида самостоятельной работы необходимо пройти следующие этапы:

- определение цели самостоятельной работы;
- конкретизация познавательной задачи;
- самооценка готовности к самостоятельной работе;
- выбор адекватного способа действия, ведущего к решению задачи;
- планирование работы (самостоятельной или с помощью преподавателя) над заданием;
- осуществление в процессе выполнения самостоятельной работы самоконтроля (промежуточного и конечного) результатов работы и корректировка выполнения работы;
- рефлексия;
- презентация работы.

10. Методические рекомендации для преподавателя

На первом занятии по дисциплине необходимо ознакомить студентов с порядком ее изучения (темами курса, формами занятий, текущего и промежуточного контроля), раскрыть место и роль дисциплины в системе наук, ее практическое значение, довести до студентов требования к форме отчетности и применения видов контроля. Выдаются задания для подготовки к лабораторным работам.

На первом занятии по дисциплине необходимо ознакомить студентов с порядком ее изучения (темами курса, формами занятий, текущего и промежуточного контроля), раскрыть место и роль дисциплины в системе наук, ее практическое значение, довести до студентов требования к форме отчетности и применения видов контроля. Выдаются задания для подготовки к семинарским занятиям.

При подготовке **к семинарскому занятию** по перечню объявленных тем преподавателю необходимо уточнить план их проведения, продумать формулировки и содержание учебных вопросов, выносимых на обсуждение, ознакомиться с перечнем вопросов по теме семинара.

В ходе семинара во вступительном слове раскрыть практическую значимость темы семинарского занятия, определить порядок его проведения, время на обсуждение каждого учебного вопроса. Применяя фронтальный опрос дать возможность выступить всем студентам, присутствующим на занятии.

Целесообразно в ходе защиты лабораторных работ задавать выступающим и аудитории дополнительные и уточняющие вопросы с целью выяснения их позиций по существу обсуждаемых проблем.

Следует предоставить возможность выступления с места в виде кратких сообщений по подготовленному заранее вопросу.

В заключительной части семинарского занятия следует подвести его итоги: дать оценку выступлений каждого студента и учебной группы в целом. Раскрыть положительные стороны и недостатки проведенного семинарского занятия. Ответить на вопросы студентов. Выдать задания для самостоятельной работы по подготовке к следующему занятию.

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ

**«МОСКОВСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»
(МОСКОВСКИЙ ПОЛИТЕХ)**

Направление подготовки: **27.06.01 «Управление в технических системах»**

ОП (профиль): «Элементы и устройства вычислительной техники и систем управления»

Форма обучения: очная

Вид профессиональной деятельности: (В соответствии с ФГОС ВО)

Кафедра: «Автоматика и управление»

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

ПО ДИСЦИПЛИНЕ

**Элементы и устройства вычислительной техники и систем
управления**

- Состав: 1. Паспорт фонда оценочных средств
2. Описание оценочных средств:
3. Вопросы для подготовки к экзамену

Составители:

Палагута К.А., доц., к.т.н.

Москва, 2019 год

ПОКАЗАТЕЛЬ УРОВНЯ СФОРМИРОВАННОСТИ КОМПЕТЕНЦИЙ

ЭЛЕМЕНТЫ И УСТРОЙСТВА ВЫЧИСЛИТЕЛЬНОЙ ТЕХНИКИ И СИСТЕМ УПРАВЛЕНИЯ					
ФГОС ВО 27.06.01 «Управление в технических системах»					
В процессе освоения данной дисциплины студент формирует и демонстрирует следующие общекультурные и профессиональные компетенции:					
КОМПЕТЕНЦИИ		Перечень компонентов	Технология формирования компетенций	Форма оценочного средства**	Степени уровней освоения компетенций
ИН-ДЕКС	ФОРМУЛИРОВКА				
ПК-1	способностью к разработке научных основ создания и исследования общих свойств и принципов функционирования элементов, схем и устройств вычислительной техники и систем управления	<p>знать:</p> <ul style="list-style-type: none"> -основы организации эффективной работы и самоорганизации; -принципы построения микропроцессорных систем управления. <p>уметь:</p> <ul style="list-style-type: none"> -использовать принципы эффективной работы и самоорганизации; -выбирать наиболее эффективные варианты микропроцессорных систем управления для решения конкретной задачи. <p>владеть:</p> <ul style="list-style-type: none"> -методами самоорганизации и самообразования; -методами анализа и разработки микропроцессорных систем управления. 	лекция, практические занятия, контрольные работы, самостоятельная работа	Экз	<p>Базовый уровень</p> <ul style="list-style-type: none"> - способен использовать принципы эффективной работы и самоорганизации в стандартных учебных ситуациях <p>Повышенный уровень</p> <ul style="list-style-type: none"> - способен пользоваться методами самоорганизации и самообразования

Перечень оценочных средств по дисциплине Элементы и устройства вычислительной техники и систем управления

№ ОС	Наименование оценочного средства	Краткая характеристика оценочного средства	Представление оценочного средства в ФОС
1	Контрольная работа (К/Р)	Средство проверки умений применять полученные знания для решения задач определенного типа по теме или разделу	Комплект контрольных заданий по вариантам

Структура и содержание дисциплины «Элементы и устройства вычислительной техники и систем управления» по направлению подготовки 27.06.01«Управление в технических системах»

n/n	Раздел	Семестр	Неделя семестра	Виды учебной работы, включая самостоятельную работу студентов, и трудоемкость в часах					Формы аттестации				
				Л	П/С	Лаб	СРС	КСР	КР	СИ	К/Р		Э
	Шестой семестр												
1.1	Этапы проектирования микропроцессорной системы (МПС). Концептуальный, алгоритмический и программный уровни.	5		2						10			
1.2	Сопряжение микроЭВМ с внешними устройствами. Подключение клавиатуры и индикаторов. Сохранение данных при отключении питания.	5		2						10			
1.3	Арбитры, реализующие гибкое обслуживание запросов Детерминированные и вероятностные арбитры. Способы выделения источников запросов.	5		2						10			
1.4	Микроконтроллеры Определение и структура микроконтроллера, 8-, 16- и 32-разрядные микроконтроллеры. Принстонская и Гарвардская архитектура, RISC и CISC процессоры. Семейства и	5		6						22			

	<p>производители 8-разрядных микроконтроллеров: - MCS-8051 (компании Dallas Semiconductor, 5Philips и др.); - PicMicro компании Microchip; - AT Mega компании Atmel; - AVR компании Atmel; - 68HC05/705, 68HC08/908, 68HC11/711 компании Motorola. Микроконтроллеры семейства 68HC08/908. Общая структура и номенклатура. Микроконтроллер 68HC908PG32, его структура и характеристики. Процессорный модуль CPU 08, регистровая модель, способы адресации; команды пересылки, арифметических и логических операций, сдвигов, байтовых операций и установки признаков, управления программой и процессором.</p>												
1.5	<p>Практическое занятие №1. «Изучение лабораторного макета LabKit08 и интегрированной среды программирования ICS08GPGTZ».</p>	5			2			4			4		
1.6	<p>Практическое занятие №2. «Микроконтроллер MC68HC908GP32: регистровая структура, способы адресации, команды пересылки».</p>	5			2			4			4		
1.7	<p>Практическое занятие №3. «Микроконтроллер MC68HC908GP32: команды обработки данных».</p>	5			2			4			4		
1.8	<p>Практическое занятие №4. «Микроконтроллер MC68HC908GP32: команды управления программой».</p>	5			2			4			4		
1.9	<p>Практическое занятие №5. «Микроконтроллер MC68HC908GP32:</p>	5			2			8			8		

	программирование на языке Ассемблера».												
1.10	Практическое занятие №5. «Микроконтроллер МС68НС908GP32: программирование на языке Ассемблера». Итоговое задание.	5		2		8			8				
	<i>Форма аттестации</i>												Э
	Всего часов по дисциплине в шестом семестре			18	12		84			84			

Образцы экзаменационных билетов

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ

**«МОСКОВСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»
(МОСКОВСКИЙ ПОЛИТЕХ)**

Факультет Машиностроения
(название факультета)

Кафедра «Автоматика и управление»

(название выпускающей кафедры)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 7

для проведения экзамена по дисциплине

«Элементы и устройства вычислительной техники и систем управления»

—

1. Этапы проектирования микропроцессорной системы. Работа в режиме цикла.
2. Структура постбайта K1810BM86.
3. Задача

—

Билет рассмотрен и утвержден на заседании кафедры.

Протокол от « » _____ 201 г. № _____.

Зав. каф. АиУ

(личная подпись)

А.В. Кузнецов

(Ф.И.О. Фамилия)

Экзаменационные вопросы

1. Этапы проектирования микропроцессорной системы. Работа в режиме цикла.
2. Этапы проектирования микропроцессорной системы. Работа в режиме прерываний.
3. Начальный пуск процессора и защита вычислений от сбоев питания.
4. Арбитр с программируемыми приоритетами каналов.
5. Вероятностный арбитр.
6. Подключение клавиатуры и стрелочных индикаторов в микро ЭВМ.
7. Сопряжение микро ЭВМ с клавиатурой и группой датчиков с использованием общего входного порта.
8. Подключение клавиатуры к магистрали микро ЭВМ.
9. Обзор методов расширения адресного пространства.
10. Метод окна.
11. Метод базовых регистров.
12. Метод банков.
13. Схемная реализация "ядра" виртуальной памяти.
14. Метод виртуальной памяти. Принцип работы.
15. Назначение АЗУ.
16. Назначение ОЗУ1 и ОЗУ2.
17. Поиск и замена страницы в методе виртуальной памяти.
18. Поле признаков АЗУ.
19. Особенности семейства микроконтроллеров 68HC08/908
20. Общая структура и номенклатура семейства 68HC08/908
21. Служебные модули семейства 68HC08/908
22. Параллельные порты семейства 68HC08/908
23. Микроконтроллер 68HC908GP32, структура и характеристики
24. Процессорный модуль CPU08, регистровая модель
25. Процессорный модуль CPU08, способы адресации
26. Процессорный модуль CPU08, группы команд
27. Процессорный модуль CPU08, команды пересылки
28. Процессорный модуль CPU08, команды арифметические операции
29. Процессорный модуль CPU08, команды логических операций
30. Процессорный модуль CPU08, команды сдвигов
31. Процессорный модуль CPU08, команды битовых операций
32. Процессорный модуль CPU08, команды управления программой
33. Процессорный модуль CPU08, команды прерывания и управления процессором
34. Начальный пуск процессора CPU08
35. Обработка прерываний процессора CPU08

- 36. Модуль IRQ08
- 37. Режимы работы МК семейства 68HC08/908, обзор
- 38. Режим ожидания МК семейства 68HC/908
- 39. Режим останова МК семейства 68HC/908
- 40. Режим отладки МК семейства 68HC/908
- 41. Распределение адресного пространства МК GP32

Варианты заданий для контрольной работы по ассемблеру микроконтроллера MC68HC908GP32

1. Разработать и отладить программу сортировки массива из однобайтовых чисел со знаком на ассемблере микроконтроллера с параметрами, задаваемыми преподавателем.

Разработка микропроцессорной системы управления или контроля

1. Разработка микропроцессорной системы измерения амплитуды и частоты гармонических сигналов
2. Разработка микропроцессорной системы измерения амплитуды и частоты импульсных сигналов
3. Разработка микропроцессорной системы управления технологическим оборудованием

В результате выполнения курсовой работы должна быть разработана структурная схема системы, обоснован выбор элементов системы и разработана блок-схема алгоритма работы микропроцессорной системы.